

Phoenix-PILOT Basic - Dokumentacja Sprzętowa

Phoenix-PILOT Basic PPBS (Rev.1)



Spis treści

1. Wprowadzenie.....	3
1.1 Cel dokumentu.....	3
1.2 Skróty.....	3
2. Opis urządzenia.....	4
2.1 Opis fizyczny.....	4
2.2 Zasilanie.....	4
2.3 Sposób montażu.....	4
3. Identyfikacja wizualna.....	5
4. Schemat blokowy.....	6
4.1 Opis ogólny.....	6
4.2 Tor wideo.....	7
4.3 Tor czujników.....	8
4.4 Tor silników i powierzchni sterowych.....	8
4.5 Tor USB-C.....	8
4.6 Tor UART.....	8
4.7 Tor SPI.....	8
4.8 Tor Ethernet.....	8
5. Schemat funkcjonalny.....	9
6. Schematy połączeniowe.....	10

1. Wprowadzenie

1.1 Cel dokumentu

Celem niniejszego dokumentu jest udokumentowanie i opisanie architektury sprzętowej komputera lotu Phoenix-PILOT Basic PPBS w rewizji 1.

1.2 Skróty

- AV (Analog Video) – Analogowy sygnał wideo PAL/NTSC.
- BOM (Bill of Materials) – Lista materiałowa.
- BSP – Bezzałogowy System Powietrzny.
- ESC (Electronic Speed Controller) – kontroler prędkości silnika/Źródło zasilania.
- I2C (Inter-Integrated Circuit) – Dwukierunkowa, synchroniczna magistrala szeregową
- IMU (Inertial Measurement Unit) – zestaw czujników (akcelerometr, żyroskop, czasem magnetometr) mierzących siły i prędkość kątową urządzenia.
- LiPo (Lithium Polymer) – Typ baterii zasilającej.
- MIPI CSI-2 (Mobile Industry Processor Interface – Camera Serial Interface 2) – Interfejs do złącz kamer cyfrowych.
- MUX (Multiplexer) – Multiplexer. Układ elektroniczny lub cyfrowy, który umożliwia wybór jednego z wielu sygnałów wejściowych.
- PC (Personal Computer) – Komputer osobisty (używany do zasilania przez USB-C).
- PWM (Pulse Width Modulation) – modulacja szerokości impulsu, technika sterowania np. serwami.
- RAM/FLASH – Rodzaje pamięci elektronicznej.
- Rev. (Revision) – Oznacza rewizję sprzętową.
- UART (Universal Asynchronous Receiver-Transmitter) – prosty i szeroko stosowany protokół komunikacji szeregową (GPS, telemetria).
- USB-C – (Universal Serial Bus Type C) – rodzaj uniwersalnego portu szeregowego.
- VTX (Video Transmitter) – Nadajnik wideo.

2. Opis urządzenia

2.1 Opis fizyczny

Phoenix-PILOT Basic PPBS to komputer lotu przeznaczony do kontroli bezałogowych systemów powietrznych. Na komputer składają się dwa obwody drukowane leżące jeden na drugim. Wymiary obu obwodów drukowanych są identyczne, wynoszą 37,7 na 37,7 mm.

Komputer posiada układ mikroprocesorowy sprawujący kontrolę nad statkiem powietrznym i przetwarzający dane, czujniki inercyjne niezbędne do pomiarów parametrów lotu, peryferia komunikacyjne potrzebne do wymiany danych pomiędzy systemem bezałogowym a operatorem, oraz interfejsy wizyjne do obsługi, analizy oraz generowania sygnału wideo w trakcie lotu.

Na Phoenix-PILOT Basic PPBS składają się z dwa obwody drukowane połączonych złączem typu Mezzanine. Płytkę górną (oznaczenie kodowe SOM) zawiera główny układ mikroprocesorowy wraz z niezbędnymi komponentami elektronicznymi (pamięci RAM oraz Flash, czujniki), posiada porty wejścia-wyjścia o dużej przepustowości: USB-C, MIPI CSI-2, złącze VTX, Ethernet, oraz generator sygnału CVBS PAL.

Płytkę dolną (oznaczenie kodowe CONN) stanowi płytkę konektorów dla wolnych sygnałów elektrycznych (UART, SPI, I2C, sygnały do ESC i PWM).

Przekładka stabilizacyjna zapewnia sztywne połączenie mechaniczne obu płyt, co jest niezbędne dla niezawodnej pracy złącza elektrycznego pomiędzy nimi.

2.2 Zasilanie

Phoenix-PILOT Basic jest przeznaczony do użytku z bateriami LiPo 4-6S (bezpieczny zakres napięć wynosi od 13,2V do 25,2 V) przy zasilaniu przez złącze ESC.

Phoenix-PILOT Basic w trakcie parametryzacji przy użyciu konfiguratora może być zasilany napięciem 5V pochodzącym z komputera PC poprzez złącze USB-C.

Jednoczesne zasilanie napięciem baterijnym i z portu USB-C jest możliwe i bezpieczne dla elektroniki, ale nie zalecane z punktu widzenia bezpieczeństwa użytkownika i powinno być wykonywane tylko w uzasadnionych przypadkach podczas konfiguracji.

2.3 Sposób montażu

Phoenix-PILOT Basic PPBS posiada 4 otwory montażowe o rozstawie 30,5mm, czyli popularnym systemie osadzenia kontrolera lotu w ramie BSP. Montaż należy wykonać z użyciem oringów gumowych, lub gumowych słupków antywibracyjnych z dwoma izolowanymi połączeniami śrubowymi. Pomiędzy obwodami, w celu stabilizacji złącza i wzajemnego ich położenia, znajduje się przekładka plastikowa o grubości 1,5 mm.

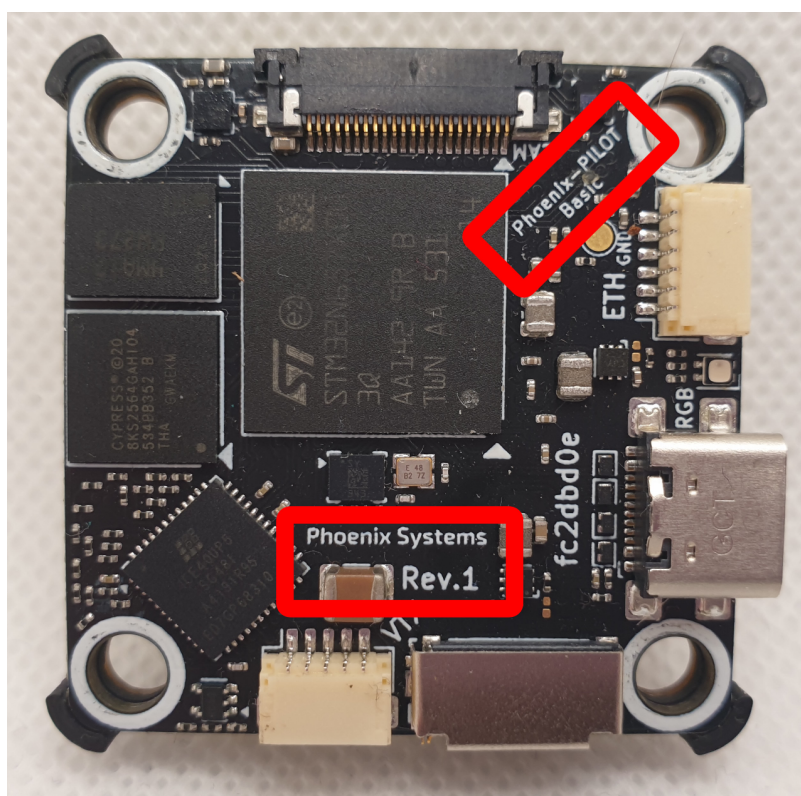
3. Identyfikacja wizualna

Identyfikacja wizualna Phoenix-PILOT Basic PPBS jest realizowana trzema identyfikatorami tekstowymi obecnymi w postaci białych napisów na górnej płytce:

Lp	Przeznaczenie	Zawartość
1	Producent	Apator S.A.
2	Typ	Phoenix-PILOT Basic
3	Rewizja	Rev.X

Tabela 1: Identyfikacja wizualna

Kolejne rewizje produktu w postaci widocznych na górnej płytce białych napisów: REV.X gdzie X to kolejna liczba oznaczająca rewizję sprzętową. Rysunek 1 pokazuje umiejscowienie identyfikatorów.



Rysunek 1: Identyfikatory na płytce Phoenix-PILOT Basic PPBS w rewizji 1

4. Schemat blokowy

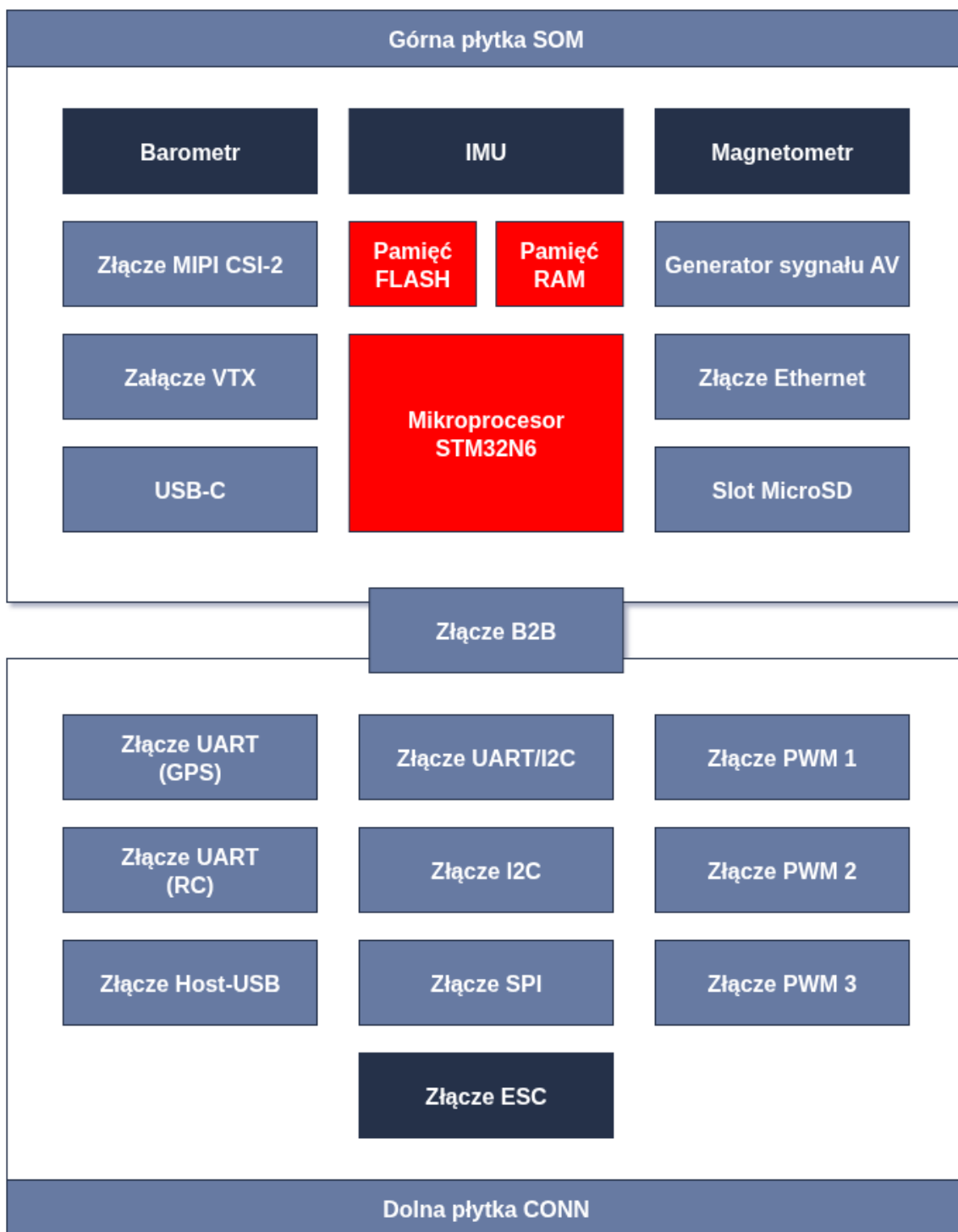
Poniższy rozdział przedstawia ogólną architekturę komputera lotu Phoenix-PILOT Basic PPBS z głównym naciskiem na podział peryferiów. Kolejne podrozdziały (4.2 - 4.8) szczegółowo opisują poszczególne tory sygnałowe wchodzące w skład tej struktury.

4.1 Opis ogólny

Komputer lotu Phoenix-PILOT Basic PPBK bazuje na mikrokontrolerze STM32N6, który pełni rolę głównego procesora. Ulotna pamięć wewnętrzna SRAM o wysokiej przepustowości jest przeznaczona na potrzeby przetwarzania obrazu wideo oraz wykonywania algorytmów AI. Procesor nie jest wyposażony w wewnętrzną pamięć nieulotną. Z tych powodów wynika konieczność dołączenia zewnętrznej pamięci RAM i NOR Flash. Do głównego procesora podłączone są również peryferia, w tym kluczowe czujniki lotu: sześćoosiowy żyroskop-akcelerometr (IMU), magnetometr (MAG) i barometr (BARO). Wśród innych układów scalonych znajduje się również układ FPGA, który pełni funkcję generatora sygnału CVBS PAL.

Kluczowe interfejsy komunikacyjne i sygnałowe, takie jak sygnały do ESC, złącze MIPI CSI-2 (dla kamer cyfrowych), port USB-C, wyjście analogowe sygnału wideo oraz złącze Ethernet, zostały wyprowadzone jako dedykowane złącza na górnej płytce. Pozostałe interfejsy komunikacyjne (charakteryzujące się przede wszystkim wolniejszymi sygnałami) zostały wyprowadzone przy pomocy złącz JST 1.0 mm na płytce dolnej.

Na płytce zaimplementowano także układ selekcji zasilania, który automatycznie wybiera źródło zasilania, umożliwiając bezpieczne i automatyczne przełączanie między napięciem pochodzącym z baterii (LiPo 4-6S, dostarczonym przez złącze ESC) a napięciem 5V dostarczonym przez port USB-C (np. z komputera PC).



Rysunek 2: Schemat blokowy podziału peryferiów Phoenix-PILOT Basic PPBS

4.2 Tor wideo

Sygnał z kamery cyfrowej jest wprowadzany do komputera przez złącze MIPI CSI-2. Złącze to umożliwia, przy użyciu zewnętrznego multipleksera, podłączenie dwóch kamer. Selekcja aktualnie używanej kamery odbywa się w układzie multipleksera sygnału kontrolowanego przez procesor.

Cyfrowy sygnał wideo trafia do peryferium CSI-2 mikrokontrolera, gdzie dedykowany, sprzętowy tor wideo dokonuje wstępnej obróbki obrazu i składa go w pamięci RAM. Dane telemetryczne w postaci napisów OSD na wideo są generowane przez mikrokontroler i nakładane na obraz w peryferium TFT-LTDC. Tak skomponowany sygnał wychodzi w postaci sygnału równoległego do generatora sygnału CVBS PAL (układ FPGA). Sygnał ten trafia na pady złącza VTX.

Programowanie układu FPGA dokonywane jest przez mikrokontroler przy każdym uruchomieniu poprzez magistralę SPI.

4.3 Tor czujników

Dane z krytycznych czujników (IMU, barometr, magnetometr) są odczytywane przez mikrokontroler za pośrednictwem magistrali SPI. Magnetometr oraz barometr korzystają z jednej magistrali SPI, natomiast czujnik IMU korzysta z oddzielnej magistrali, aby nie powodować kolizji odczytów.

4.4 Tor silników i powierzchni sterowych

Sygnały do silników są generowane przez mikrokontroler i jako sygnał PWM/DSHOT trafiają na pady złącza ESC lub na pady oznaczone PWM.

4.5 Tor USB-C

Peryferium USB-C jest w całości obsługiwane wewnątrz mikrokontrolera. Złącze USB-C jest wyposażone w zabezpieczenia przeciwdziałające skutkom ESD.

4.6 Tor UART

Komunikacja UART jest w całości obsługiwana wewnątrz mikrokontrolera.

4.7 Tor SPI

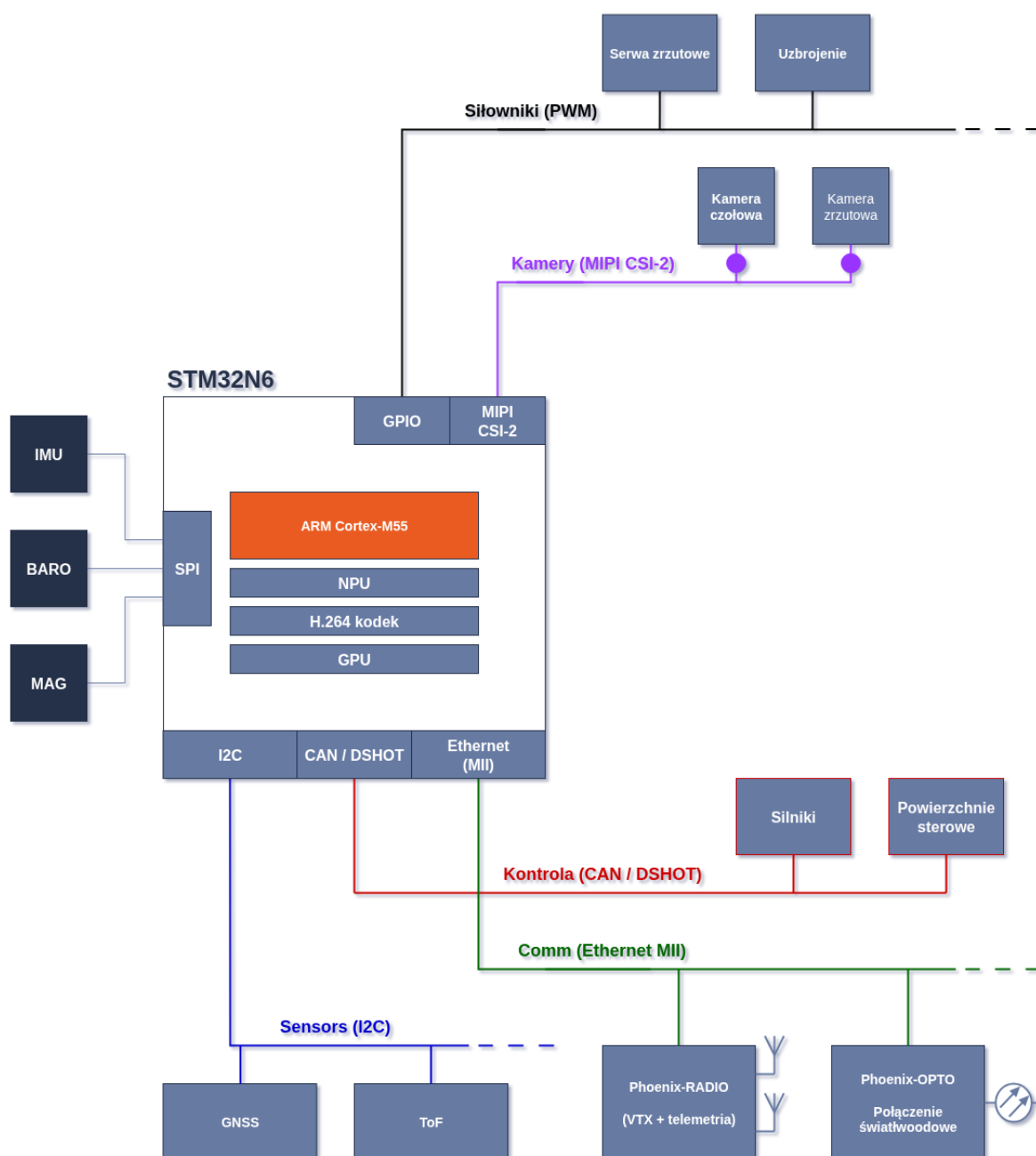
Komunikacja SPI jest w całości obsługiwana wewnątrz mikrokontrolera.

4.8 Tor Ethernet

Interfejs jest wyposażony w PHY Ethernet oraz izolację galwaniczną (pojemnościową).

5. Schemat funkcjonalny

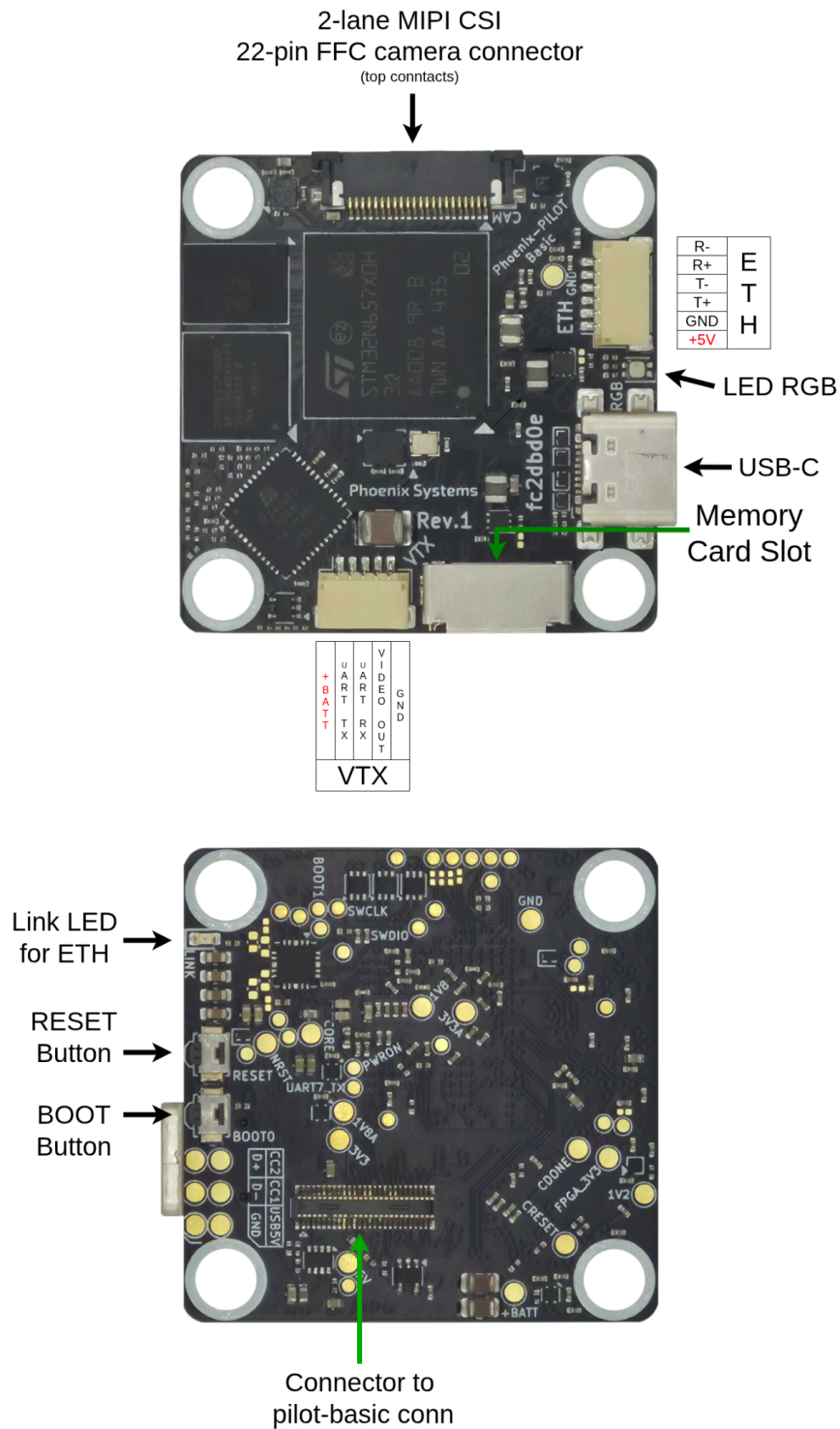
Poniższy rysunek przedstawia ideowy schemat blokowy Phoenix-PILOT Basic PPBS z przykładowymi układami podpiętymi pod dostępne interfejsy wejścia-wyjścia. Są one podzielone według typów medium którymi operują (serwa, kamery, sensory, powierzchnie sterowe). Jako urządzenia podpięte do złącza Ethernetowego zawarte są proponowane rozwiązania Phoenix Systems, nad którymi planowane są prace, ale w ogólności mogą to być dowolne urządzenia TCP/IP.



Rysunek 3: Schemat funkcjonalny Phoenix-PILOT Basic

6. Schematy połączeniowe

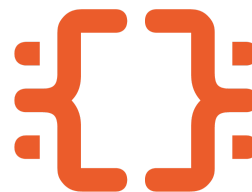
Poniższe rysunki przedstawiają opis wejść-wyjść komputera Phoenix-PILOT Basic PPBS z podziałem na pełnione funkcje oraz poszczególne linie sygnałowe. Schemat ten ma za zadanie ułatwiać prototypową integrację komputera lotu z elektroniką drona.



Rysunek 4: Schemat połączeniowy górnej płytki SOM

Phoenix Systems

developer of Phoenix-RTOS



Phoenix-RTOS



Phoenix Systems Sp. z o. o.

NIP: 113-285-28-93, REGON: 145963772, KRS: 0000417999

(Sąd Rejonowy dla m. st. Warszawy, XIV Wydział KRS)

Kapitał zakładowy 241 650,00 zł w całości opłacony

phoenix-rtos.com | github.com/phoenix-rtos

Kontakt: contact@phoenix-rtos.com

POLSKA (HQ)
Mangalia 2A
02-758 Warszawa

POLSKA
Sienkiewicza 10/17
18-400 Łomża

WIELKA BRYTANIA
Engine Shed, Station Approach
Temple Meads, Bristol, BS1 6QH